

「システムLSI設計特別講義」の実施について

大分大学大学院工学研究科

1. 目的

高度情報化社会の基本インフラとして、また、さまざまな分野の技術革新を支える基幹産業として、半導体大規模集積回路（LSI）の重要性は益々高まっています。

本講義は、LSIの開発・設計、セット・システムへのLSIの応用、ならびにLSIに関する周辺技術の開発・サービスなどに携わる将来の技術者の育成・輩出、そして既に企業に在籍して同上分野での技術範囲の拡大・技術力強化を目指している地域企業技術者の育成を目的として、体験学習を含めてシステムLSI設計に必要な実践的な知識を会得していただきます。

2. 実施概要

- (1) 実施時期 : 平成30年7月31日（火）～ 8月3日（金）〔4日間〕
- (2) 講師 : 三浦 典之 先生
神戸大学大学院システム情報学研究科
- (3) 講義場所 : 大分大学工学部理工13号館（旧工学部電気電子工学科 電子工学教室棟）
- (4) 対象 : 大分大学大学院工学研究科博士前期課程の学生（20名）
県内企業の半導体関連技術者および一般の方（10名）
(計 30名)

※ 対象者は半導体、電子回路、論理回路やプログラミング等に関する基礎知識を保有していることが望ましい。
定員オーバーの場合、大学院生は「半導体工学」「物性特論1」の履修者を優先して抽選を行います。

※ 企業技術者および一般の方の申し込みについては別紙をご参照願います。

申し込み締切日 : 7月20日（金）17:00

3. 講義内容

普遍的で陳腐化しない知識を会得してもらうため、システムLSI設計に必要な背景知識を幅広く網羅的に俯瞰し、実習体験を通して実践知識としての体得を目標とする。

1. 半導体産業の歴史と最新の研究動向を踏まえ、システムLSI設計の概要の俯瞰
2. システムLSIの物理構成の学習 : CMOSトランジスタ、CMOS論理回路
3. 実習1 : 業界標準のSPICEシミュレータを使用したCMOSトランジスタ・論理回路設計
4. システムLSIの情報処理技術の学習 : CMOSコンピューティングアーキテクチャ
5. 実習2 : 業界標準のVerilog-HDLを使用した情報処理機能のFPGAプログラミング

講義日程

月 日	I (9:00~10:30)	II (10:40~12:10)	III (13:10~14:40)	IV (14:50~16:20)	V (16:30~18:00)
7月31日(火)			○	○	○
8月1日(水)		○	○	○	○
8月2日(木)		○	○	○	○
8月3日(金)		○	○	○	○

(別紙)

企業技術者および一般の方の受講手続きについて



QRコード

- I 本講座は公開授業となりますので一般の方も受講することができます。
受講を希望される方は、下記の申込みフォーム

<http://www.he.oita-u.ac.jp/2018aopenlec/>

からお申込み下さい。右記QRコードからもアクセスできます。

(申込みフォームから正しく送信された場合は、「申込完了通知」が自動で送信されます。万が一「申込完了通知」が届かなかった場合は、下記公開講座・公開授業担当までお問合せ下さい。)

または、下記の「平成30年度前期大分大学公開授業受講申込書」をご記入のうえ郵送するか、電子メールに申込書の情報を記入してお申込み頂くことも可能です。電話での申込はできません。

<申込書提出先>

大分大学学生支援部 教育支援課公開講座・授業担当 宛

〒870-1192 大分市旦野原700番地

TEL: 097-554-7641 (受付: 平日9時~17時)

E-mail: kyokikss@oita-u.ac.jp

- II 申込書の提出期限は **7月20日(金) 17:00** とさせていただきます。
申込書の受理後、大分大学から開催場所や受講料振込銀行口座などに関するお知らせ等の関係書類を送付いたします。受講料は9462円です。
- III 企業技術者および一般の方の定員は10名で、人数が埋まり次第締め切ります。
(重要) 大分県LSIクラスター形成推進会議のメンバーの方は備考欄にその旨を必ずご記入ください。
- IV その他
- ・公開授業については下記URLの公開授業案内を参照願います。
<http://www.he.oita-u.ac.jp/blog/2018/03/07/2018apenlec/>
 - ・講義内容等に関する問い合わせは下記までお願いします。
大分大学理工学部 創生工学科 電気電子コース 大野 (TEL: 097-554-7845)

----- 切り取り線 -----

平成30年度前期 大分大学公開授業受講申込書 (コピー可)		
授業科目名	システムLSI設計特別講義	
ふりがな		性別
氏名		男・女
年齢	10・20・30・40・50・60・70代	
住所	〒 —	
電話番号	() —	
電子メール		
備考欄	※大分県LSIクラスター形成推進会議のメンバーの方はその旨を必ずご記入ください。	